**Министерство образования и науки Российской Федерации**

**ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ**

“**САНКТ-ПЕТЕРБУРГСКИЙ НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ**

**УНИВЕРСИТЕТ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ,**

**МЕХАНИКИ И ОПТИКИ”**

**ФАКУЛЬТЕТ ИНФОРМАЦИОННОЙ БЕЗОПАСНОСТИ ИКОМПЬЮТЕРНЫХ ТЕХНОЛОГИЙ**

**Кафедра безопасных информационных технологий**

Дисциплина

«Электроника и схемотехника»

Домашняя работа №2

На тему «Проектирование параметрического параллельного стабилизатора»

**Работу выполнил:**

студент 2 курса

группа

**Преподаватель:**

Поляков Н.А.

Санкт-Петербург

2018

**Домашнее задание 2**

Проектирование параметрического параллельного стабилизатора

***ДАНО***

Выходное напряжение: 15 В

Входное напряжение: 21 В

Сопротивление нагрузки: 300 Ом

Амплитуда пульсаций: 1 В

**Расчет схемы:**

Максимальное и минимальное входное напряжение:

Ток нагрузки:

Напряжение стабилизации:

Максимальный ток стабилитрона:

Выбран стабилитрон BZT52C15 с параметрами:

Другие параметры представлены в приложении 1.

Ток через балластный резистор:

Сопротивление балластного резистора:

Выбран резистор с номинальной мощностью 0,6 Вт, номинальным сопротивлением 86,6 Ом и точностью 1%. Параметры представлены в приложении 1.

Мощность, выделяемая на резисторе:

Коэффициент стабилизации:

Амплитуда выходного напряжения:

**Вывод:**

В ходе работы был произведен расчет параметров параллельного параметрического стабилитрона, что позволило вычислить значения параметров необходимых элементов. Выбор стабилитрона происходил на основе параметров напряжения стабилизации и максимального тока. Все параметры диода смотреть в приложении 1.

Приложение 1

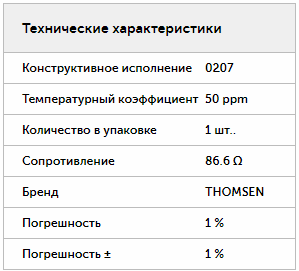


Рисунок 1 – Параметры резистора

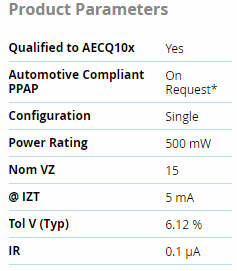


Рисунок 2 – параметры стабилитрона BZT52C15

**Министерство образования и науки Российской Федерации**

**ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ**

“**САНКТ-ПЕТЕРБУРГСКИЙ НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ**

**УНИВЕРСИТЕТ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ,**

**МЕХАНИКИ И ОПТИКИ”**

**ФАКУЛЬТЕТ ИНФОРМАЦИОННОЙ БЕЗОПАСНОСТИ ИКОМПЬЮТЕРНЫХ ТЕХНОЛОГИЙ**

**Кафедра безопасных информационных технологий**

Дисциплина

«Электроника и схемотехника»

Лабораторная работа №2

На тему «Исследование параметрического параллельного стабилизатора»

**Работу выполнил:**

студент 2 курса

Смирнов М. ?

группа

**Преподаватель:**

Поляков Н.А.

Санкт-Петербург

2018

**Лабораторная работа 2**

Исследование параметрического параллельного стабилизатора

Цель работы: провести модельное исследование параметрического параллельного стабилизатора при использовании стабилитрона BZT52C15.

Исходные данные: условия (дано) из ДЗ и результаты расчетов

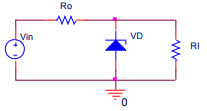


Рисунок 1 – Схема параметрического параллельного стабилизатора

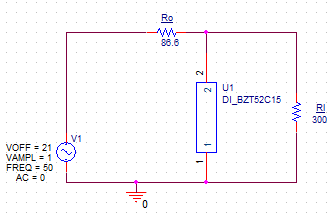


Рисунок 2 – Модель системы в ORCAD CAPTURE

**Результаты моделирования:**

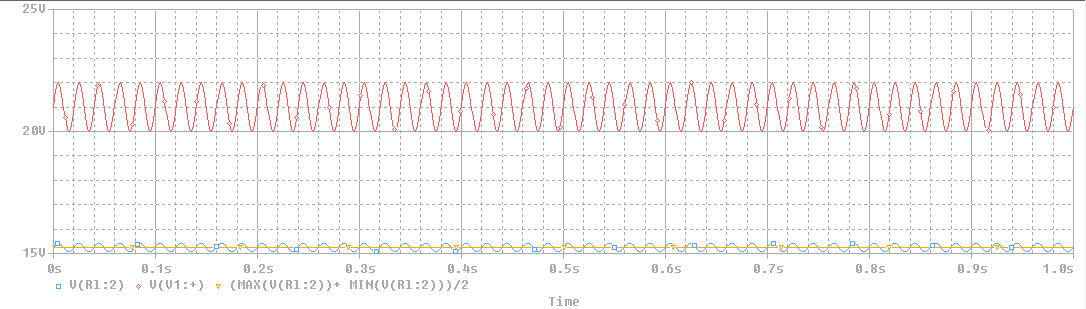


Рисунок 3 – Входное напряжение (красный, В), выходное напряжение (синий, В), среднее выходное напряжение (оранжевый, В)



Рисунок 4 - Ток на нагрузке (синий, А), средний ток на нагрузке (красный, А)

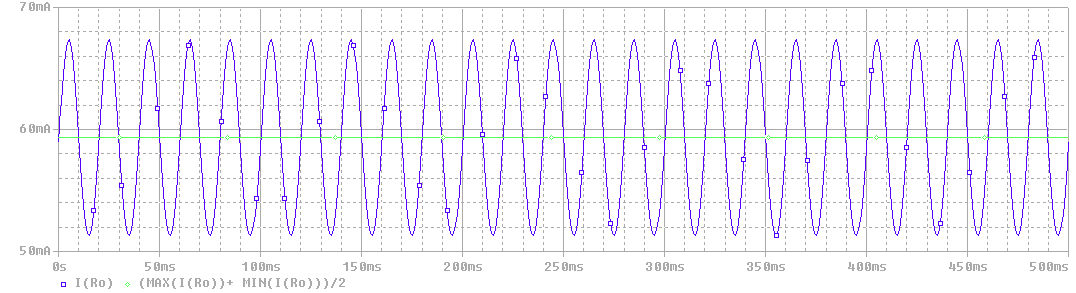


Рисунок 5 – Ток через на балластном резисторе (синий, А), среднее значение тока (зеленый, А)

**Измерения Orcad PSpice:**

Выходное напряжение:

Ток нагрузки:

Средний ток на *RO*:

Амплитуда пульсаций выходного напряжения:

Коэффициент стабилизации:

**Вычисление погрешностей:**

Погрешность

Погрешность

Погрешность

Погрешность

Погрешность

**Вывод:**

В ходе выполнения лабораторной работы было был промоделирован параллельный параметрический стабилизатор, построены графики изменения величин в Orcad PSpice, измерены необходимые величины по этим графикам и рассчитаны погрешности.

Ни одна из вычисленных погрешностей не превышает 10%, что свидетельствует о корректности выполнения работы и соответствии модели расчетным значениям.